

SEMINAR VỀ KHAI PHÁ THÔNG MINH TRONG LĨNH VỰC TRÍ TUỆ NHÂN TẠO



Ngày 15/3/2024, Viện Công nghệ Thông tin, Đại học Quốc gia Hà Nội đã tổ chức seminar khoa học với chủ đề “Khai phá thông minh trong Trí tuệ nhân tạo 4.0”. Buổi seminar được tổ chức trực tiếp tại phòng 505, nhà E3 (kết hợp hình thức trực tuyến trên nền tảng Zoom).

Mở đầu cho hội thảo là phần trình bày của GS. Pedro A. Garcia đến từ Đại học Granada, Tây Ban Nha (Universidad de Granada). Cuối mở đầu là phần trao đổi, thảo luận về cơ hội hợp tác giữa Đại học Granada với Viện Công nghệ Thông tin nói riêng cũng như Đại học Quốc gia Hà Nội nói chung về các dự án nghiên cứu chung, cơ hội trao đổi sinh

viên, giảng viên.

Tiếp theo là phần trình bày của TS. Dương Quang Khánh về ứng dụng của trí tuệ nhân tạo trong thiết kế bộ điều khiển định dạng đầu vào (input shaper) giúp giảm dao động cho hệ thống cơ điện tử.

Buổi seminar đã giúp các học viên, nghiên cứu sinh Viện CNTT có cơ hội được học hỏi, giao lưu và thảo luận với các giáo sư, chuyên gia đến từ các nước tiên tiến trên thế giới. Qua đây các hoạt động hợp tác chuyên sâu về Trí tuệ nhân tạo giữa Viện Công nghệ Thông tin với các đối tác trên thế giới ngày càng mở rộng và có định hướng rõ rệt.

[Xem thêm](#)

KHAI GIẢNG KHÓA 3 - CHƯƠNG TRÌNH ĐÀO TẠO BỒI DƯỠNG NGẮN HẠN (UPSKILL) VỀ THIẾT KẾ VI MẠCH BÁN DẪN

Sáng ngày 18/5/2024, Viện Công nghệ Thông tin – Đại học Quốc gia Hà Nội đã tổ chức khai giảng Khóa 3 – Chương trình đào tạo bồi dưỡng về Thiết kế vi mạch bán dẫn. Trước đó, Viện Công nghệ Thông tin đã phối hợp với Trường Đại học Công nghệ Thông tin và Truyền thông Việt Hàn triển khai 2 khóa đào tạo bồi dưỡng tại Thành phố Đà Nẵng.

Tối dự buổi khai giảng có TS. Lê Quang Minh – Phó Viện trưởng Viện CNTT, TS. Dương Quang Khánh – Trưởng phòng Khoa học Công nghệ và Đào tạo và TS. Bùi Duy Hiếu – giảng viên, chuyên gia đào tạo về thiết kế vi mạch bán dẫn.

Đây là chương trình đào tạo đặc biệt, được đội ngũ chuyên gia của Viện Công nghệ Thông tin xây dựng trong thời gian qua nhằm nâng cao năng lực đội ngũ giảng viên, kỹ sư đang/sẽ tham gia giảng dạy và làm việc trong lĩnh vực thiết kế vi mạch bán dẫn.

Chương trình đào tạo UpSkill về Thiết kế vi mạch được thiết kế với tư duy thực chiến, kết hợp 3 tháng học lý thuyết và 3 tháng triển khai dự án thực tế, giúp học viên tốt nghiệp ngành gắn có thể học tập, bồi dưỡng nâng cao năng lực, trình độ, kỹ năng để có thể tham gia ngay vào lĩnh vực Thiết kế vi mạch bán dẫn. [Xem thêm](#)

